⑩ 日本国特許庁(JP)

⑩ 特許出願公開

⑫ 公 開 特 許 公 報 (A)

昭62 - 283497

@Int_Cl_4

識別記号

厅内整理番号

④公開 昭和62年(1987)12月9日

G 11 C 17/00

307

6549-5B

審査請求 未請求 発明の数 1 (全8頁)

図発明の名称

プログラマブルリードオンリメモリの書き込み回数管理方式

②特 頤 昭61-124732

- 20出 願 昭61(1986)5月31日

⑪発明者 仲田 眞一

眞 一 東京都大田区下丸子3丁目30番2号 キャノン株式会社内

⑪出 願 人 キャノン株式会社

東京都大田区下丸子3丁目30番2号

10代 理 人 并理士 小林 将高

中国 組 書

1.発明の名称

・プログラマブルリードオンリメモリの書き込み 回数管理方式

2.特許請求の範囲

記憶領域に書き込まれた情報を電気的に消去可能なプログラマブルリードオンリメモリにおいて、前記記憶領域を複数のプロックに分別し、各プロック保に書き込み回数を記憶し、 あらかのお設定される書き込み回数を越えたブロックへの書き込みを抑止させることを特徴とするプログラマブルリードオンリメモリの書き込み回数管理方式。

3. 発明の詳細な説明

(産業上の利用分野)

この発明は、電気的消去可能なプログラマブル リードオンリメモリの書き込み回数の管理方式に 関するものである。

〔従来の技術〕

従来のEEPROM (Electrical Eresable

and Programmable ROM) は、窓量も少なく、またむき込むために必要な外部回路が多かった。さらに、チップ内のすべてのデータを消去するモードしか有していなかった。破近は、窓母とともに、外部回路も殆ど必要なくるよきしのでより、またEEPROM内の1パイトのデータの引ぶるようでなり、またEEPROM内の1パイトの改良によってなり、は上のはによっては、従来のランダムアクが明日的によっては、従来のランタムアクを明日的によっては、従来のランクをいるというに、

例えば、従来の小型パソコン、日本語ワープロで作成したプログラムや文章、外字等を保存しておくためにメモリカードと云うものがある。ロれは、必要なときにパソコン。日本語ワープの本体に造し込んでプログラムや文章を記憶させ、本体から引き抜いても、そのデータを記憶しているように、メモリカードをEEPROMで構成することにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、電池を無くすることにより、

ができると考えられた。

(発明が解決しようとする問題点)

ところが、EEPROMでは、CEPROMでは、CEPROMでは、CEPROMではないのではない。 まきのではないないではないないではないないではないないではないないではないないではないないでは、このではないでは、CEPROMでは、CEPROMのでは、CEPROMOTIONが、CEPROMOTIC。

この発明は、上記の問題点を解消するためになされたもので、EEPROMに書き込まれるデータの消失を防止するとともに、EEPROMへの書き込み回数を平均化させるとともに、EEPROM上の書き扱え頻度を平均化して、EEPROMへの書き換え寿命を延命できるプログラマブル

よび予備ポインタブロックSPB1~SPB50 より構成される。ポインタブロック1a は47下 レス(各1バイト)で構成され、『0~1」番地 の2パイトで、書き換え回数WCNT、例えば 『138816』を記憶している。またポインタグ ロック1aの『2』番地の1バイトはしている。 トリDB、例えば『0116』を記憶している。 トリトは、未使用のスタートブロック番号〇SB、 イトは、未使用のスタートブいる。またポインタ ブロック1aの『4』番地の1バイトは、未使用 のこがインタブロック番号〇SB、 例えば『3316』を記憶している。またポインタ ブロック1aの『4』番地の1バイトは、未使用 のエンドブロック番号〇EB、例えば『8A16』 を記憶している。

第1図(b)はこの発明の設置構成の一例を説明するプロック図であり、11はCPUで、ROM11a、RAM11bを有し、ROM11aに格納された第6図に示すフローに準じたプログラムに応じて各部を制御する。12は入力手段で、データ書き込み装置13にセットされるEEPROM1へのデータ書き込みおよびデータ前去を指

リードオンリメモリの当き込み回数管理方式を得ることを目的とする。

(周期点を解決するための手段)

この発明に係るプログラマブルリードオンリメモリの凹き込み回数管理方式は、記憶領域を複数のプロックに分割し、各プロック毎に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたプロックへの書き込みを抑止させる。 (作用)

この発明においては、記憶領域を各ブロック係にむき込み回数を記憶しておき、この切き込み回数があらかじめ設定されるむき込み回数を越えたら、そのブロックへの出き込みを抑止させる。 (実施例)

第1図(a)はこの発明の一変施例を示すプログラマブルリードオンリメモリへの書き込み回数管理方式を説明する模式図であり、1はEEPROMで、例えば書き込み容量が32788 パイト×8ピットで、書き込み回数が1万回に設定してある。EEPROM1は、ポインタブロック1a お

示する。なお、CPU11にはデータの転送を行 うアキュムレータACC、BCCを有している。

郊2図は郊1図(a)に示すEEPROM1の 構造を示す模式図であり、21はブロック番号で あり、例えば127個のブロックBLOCK1~ BLOCK127に分割されている。各ブロック は、例えば256パイトで構成され、先頭の2パ イトで、そのブロックが更新された回数、すなわ ち、後述する災新回数が記憶されている。次に統 く253パイトは記憶データDATAが記憶され ており、最後の1パイトは、記憶データDATA がこのブロックに留まるか、または他のブロック に及ぶかどうかを示す難鋭ブロックエリアCBが あり、他のブロックに記憶データDATAが及ぶ 場合は、鉄統プロックエリアCBには鉄続するブ ロック番号が記憶され、他のブロックに記憶デー タDATAが及ばない場合は、鉄鋭ブロックエリ アCBには『FF」。』が記憶されている。

第3図は第2図に示す各ディレクトリブロック 構造を説明する模式図であり、30は前記ディレ

特開昭62-283497(3)

次に第1図(a)および第3図を参照しながら EEPROM1の構造について説明する。

第1図(a)に示すようにポインタブロック1aの世き換え回数WCNTに、例えば『1388』。3 が記憶されているとすると、5000回の

災斯が行われたことを示し、またディレクトリ D Bには『0 1 16』が記憶されているので、ディレ クトリDBに指示されるディレクトリブロック 30のプロック番号が「1」で、そのディレクト リプロック30の災折カウンタ31には、『14 2F161 が記憶されている。これは、このディレ クトリプロック30を5167回更新したことを 示し、ファイル領域32のファイル(FiLe) 1(ファイル名)はスタートブロック番号エリア 33が『0216』で、エンドブロック番号エリア 3 4 が 『 0 5 16』となっているため、ブロック B LOCK2から始まり、プロックBLOCK5で 終ることになる。またファイル領域32のファイ ル2は、スタートプロック番号エリア33が『0 Aisl で、エンドプロック番号エリア34が『O Fish となっているため、ブロックBLOCK I Oから始まり、プロックBLOCK15で終るこ とになる。さらに、ファイル領域32のファイル 3(ファイル名)は、スタートプロック番号エリ ア33が『1516』で、エンドブロック帝号エリ

ア 3 4 が 『 1 8 1 6 』となっているため、ブロック B L O C K 2 1 から始まり、ブロック B L O C K 2 4 で終ることになる。またファイル領域 3 2 のファイル 3 の次に『 F F 1 6 』が書かれているので、このファイル領域 3 2 はファイル 3 で終了していることになる。

第4 図は未使用のEEPROM1の状態を説明 する校式図であり、第1 図(a)、第3 図と同一 のものには同じ符号を付している。

この図から分かるように、 来使用の B E P R O M 1 のポインタブロック 1 a の 也 き 換 え回数 W C N T が 『 0 0 0 1 1 6』、 ディレクトリ D B が 『 0 1 1 6』、 来使用のエンドブロック番号 O S B が 『 0 2 16』、 来使用のエンドブロック番号 O E B が 『 7 A 16』がそれぞれポインタブロック 1 a の 0 番 地から 4 番 地にそれ ぞれ 記憶 されている。 これにより、 ディレクトリ D B に 指示される ブロック B L O C K 1 を 参照 すると、 更新カウンタ 3 1 に 『 0 0 0 1 16』が むき 込まれているとともに、 ファイル 領域 3 2 のファイル 1 に 『 F F 1 6 』が む

き込まれており、さらに、チェーンブロックエリア35に『FF16』が書き込まれており、EEPROM1が未使用状態であることを示している。

さらに、ポインタブロック 1 a のスタートプロック番号 O 5 B およびエンドブロック番号 O E B には『0 2 is』、『7 F is』がそれぞれ書き込まれている。すなわち、ブロック B L O C K 2 ~ 1 2 7 には先頭の 2 バイトに 4 後続の プロックの 銀統を示すチェーンブロックエリア 3 5 には、ガロック B L O C K 2 ~ 1 2 6 に対して 『0 3 ~ 7 F is』が書き込まれ、ブロック B L O C K 1 2 7 のチェーンブロックエリア 3 5 には『F F』が出き込まれている。このように、4 ブロック B L O C K 2 ~ 1 2 7 は 1 つのチェイン構造となる。

次に第3回、第5回(a)、(b)を参照しな がらEEPROM1へのむき込み動作を説明する。

第5図(a)、(b)はEEPROM1へのむき込み動作を説明する校式図であり、第1図

(a)、第3図と同一のものには同じ符号を付している。なお、 おき込み直前は、 第3図に示す状態であったものとする。

まず、各ブロックBLOCKのファイル領域 32の先頭が『0014』のところを探し当てる。 第3図の場合は、ファイル2とファイル3との間 に『00:6』があり、そこにファイル4という名 前を12パイトで書き込み、ポインタブロック 1 a の未使用ブロックのスタートブロック番号〇 SBを谷照して、スタートブロック番号OSBの 指示するプロックBLOCK、すなわち『5 7 16】の先頭の2パイト情報、すなわち、更新カウ ンタ31を『1』インクリメントし、その加算値 が、例えば1万回を越えているようであれば、フ ァイル4のチェーンブロックエリア35が示すブ ロックBLOCKに対して同様の操作を行い、贝 新カウンタ31が1万回以下のブロックBLOC Kを探し当てて、そのブロックBLOCKの番号 をポインタブロック1a のスタートブロック番号 OSBに狙き込むとともに、ファイル4のデータ

をブロックBLOCK87(253パイト)に当 き込み、プロックBLOCK87に溢れるようで あれば、プロックBLOCK87のチェーンプロ ックエリア35の折示するプロックBLOCKの **型折カウンタ31を『1』インクリメントして加** な似が、例えば1万回を越えているかどうかを淵 べ、指示されるプロックBLOCKの里新カウン タ31が1万回を越えるようであれば、更新回数 が1万回以下のプロックBLOCKを探し当て、 そのブロックBLOCKの番号を直前に書き込ん だプロックBLOCKのチェーンブロックエリア 35に書き込む。このようにして、データの書き 込みが行われ、災新回数が1万回を越えるブロッ クBLOCKが排除されて行く。 そして、 当き込 みデータがなくなるまで同様の操作を行い、最後 に書き込んだブロックBLOCKのチェーンブロ ックエリア35に記憶されていた内容を新しい未 使用のスタートプロック番号OSBに出き換え、 ポインタブロック la の出き換え回数WCNTを 111 インクリメントして 11389161 とな

次に切り図(a)、(b)を参照しながらEE PROM)に出き込まれているファイル1の削除 動作について説明する。

ディレクトリプロック30となるプロックBL OCK1よりファイル1を探し、ファイル領域 32の先頭の2パイトを『00161 とする。次い で、ディレクトリプロック30の 里新カウンタ 31を『11 インクリメントし、ファイル1のス タートプロック番号エリア33とエンドブロック 番号エリア 3 4 のデータを参照して、ポインタブブロック 1 a のエンドブロック 0 E B が桁示す 8 でのチェーンブロックエリア 3 5 の内のチェーンブロック エリア 3 5 の内の で変 リレックの 更新カウンタ 3 1 を 近の ないらの での りに して、 更新カウンタ 3 1 を 近めながら 何度 して イルの 更新 カウンタ 3 1 が 1 万回に 接近する。

次に更新カウンタ3 1 が 1 万回に到達した場合のアクセス処理について説明する。

まず、ポインタブロック 1 a のスタートブロック 7 番号 O S B の内容が示しているブロック B L O C K のチェーンブロックエリア 3 5 の内容を新規のスタートブロック番号 O S B とする。次いで、このブロック直前のディレクトリブロック 3 0 の U 新カウンタ 3 1 の情報以外の内容を転送する。そして、ポインタブロック 1 a のディレクトリ D

Bに新規のディレクトリブロック番号を書き込み、ポインタブロック la の書き換え回数WCNTおよび更新カウンタ3 lを『1』インクリメントする。

一方、ポインタブロック 1 a の雷き換え回数 W CNTは1万回を越えた場合は、予備ポインタブ ロックSPB1~SPB50のうち一番近い予備 ポインタブロックへ想き換え回数WCNTの情報 以外のデータを転送し、新規のポインタブロック の出き換え回数WCNT (000016) を『1』 インクリメントして『000116』に設定する。 この場合、破薬されたポインタブロックlaのむ き換え回数WCNTは1万回以上となり、新のポ インタブロック1a の扱き換え回数WCNTは1 万回以下となる。このようにして、カウンタプロ ック30およびポインタブロック1a の書き込み 削除を管理する。また削除されたファイルが使用 していたプロックは未使用プロックの一番最後に 回される。これは、未使用ブロックの使用回数を 平均化するためである。

タACCが指示するかを判断し(8)、 YES ならばアキュムレータACCが指示するブロックの路に記述プロックエリアCBをアキュムレータBCCCが指示するブロックとBをアキュムレータBCCC・+ 1 型がまするブロックの書きととの数でのでではができませんにできませんには、アキュムレータBCCの内容をといったが指示するでは、アキュムレータBCCの内容をといったが指示するの。サームレータBCCの内容をといったが指示する、100に戻り、NOならばアキュムレータBCCの内容をといった。

 30 6 図は30 1 図(a)に示したEEPROM1のデータ書き込み削御効作を説明するためのフローチャートである。なお、(1) ~(18)は各ステップを示す。

まず、ディレクトリブロック30の空エリアを 探して、新規のファイル名を書き込む(1)。 次い で、米使用のスタートブロック番号OSBをC PU11のアキュムレータACCに記憶させる (2)。 アキュムレータACCが指示するブロック の 告 き 扱 え 回 数 W C N T を + 1 更 新 す る (3) 。 こ こで、出き換え回数WCNTが10000を越え たかどうかを判断し(4)、YESならばアキュム レータACCの指示するブロックの雑続ブロッ クェリアCBをアキュムレータACCに記憶し (5)、ステップ(3)に戻り、NOならばディレク トリプロック30のスタートプロック番号エリア (SB) 33にアキュムレータACCの内容を出 き込む(8)。 次いで、アキュムレータACCが指 示するプロックのデータエリアにデータを出き込 む(7) 。ここで、背き込みデータがアキュムレー

鉄統プロックエリア C B へ「F F 1 6 J をむき込む (16)。 そして、ディレクトリプロック 3 0 の新ファイル位置のエンドプロック番号エリア 3 4 へアキュムレータ A C C の内容を書き込む (17)。 次いで、ディレクトリプロック 3 0 のむき換え回数 W C N T を 単新する (18)。

(発明の効果)

以上説明したように、この発明は記憶領域を複数のプロックに分割し、各プロック係に書き込み回数を記憶し、あらかじめ設定される書き込み回数を越えたプロックへの書き込みを押止させるようにしたので、EEPROMに書き込み変になったプロックを未使用プロックの最き込み回数を平均にしたので、各プロックの書き込み回数を平均化できる利点を有する。

4 . 図面の簡単な説明

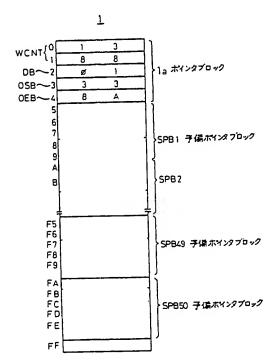
第1図(a)はこの発明の一変施例を示すプログラマブルリードオンリメモリへの書き込み回数 管理方式を説明する校式図、第1図(b)はこの

特開昭62-283497(6)

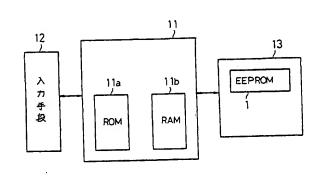
発明の設置構成の一例を説明するプロック図、那2図は第1図(a)に示すEEPROMの構造を示す検式図、第3図は第2図に示するディレクトリプロック構造を説明する校式図、第4図は決し使用のEEPROMへの当き込み動作を説明する校式図、第6図は第1図(a)にしたEEPROMのデータ書き込み動作を説明するためのフローチャートである。

図中、1はEEPROM、1a はポインタブロック、21はブロック番号、30はディレクトリブロック、31は更新カウンタ、32はファイル 領域、33はスタートブロック番号エリア、34はエンドブロック番号エリア、35はチェーンブロックエリアである。

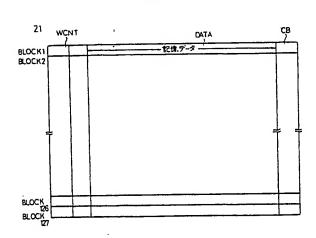
第 1 凶 (a)



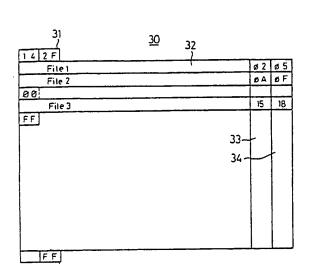
第 1 図 (b)



第 2 図



第 5 🖄



7 35 第

3 🖾

